

班級：	姓名	座號
單元：4-1 電腦五大單元		教師：徐惠珠
<p>一、電腦的五大單元：</p> <p>(一) _____、_____、_____、_____、_____</p> <p>(二) _____+_____ = CPU</p> <p>(三) 微電腦：個人電腦</p> <p>(四) 微處理機：中央處理單元 (CPU)</p> <p>二、匯流排：</p> <p>(一) 依傳遞對象不同區分：</p> <p>1. _____：CPU 內部控制單元、算術邏輯單元與暫存器之間資料傳輸的通道。</p> <p>2. _____ (front side bus FSB)：又稱前端匯流排，CPU 和北橋晶片 (主記憶體) 之間資料的傳輸通道。</p> <p>3. _____：CPU 和輔助記憶體、輸入/輸出設備之間傳輸通道。</p> <p>(二) 依傳遞內容區分</p> <p>1. _____：</p> <p>(1) CPU 與 RAM 或 I/O 埠之間，透過資料匯流排傳遞資料。</p> <p>(2) 雙向，但不能同時 (稱半雙工)。</p> <p>(3) 線數多寡代表每次能同時傳遞資料位元數 (又稱 Word 字組)</p> <p>2. _____：</p> <p>(1) CPU 透過位址線指定所要存取的記憶體 (RAM)，或 I/O 埠的位址。</p> <p>(2) 信號由 CPU 發出，單向。</p> <p>(3) 位址線多寡決定 CPU 所能設定最大記憶空間。</p> <p>3. _____：</p> <p>(1) 透過控制匯流排發出信號控制各單元。</p> <p>(2) 單向。</p> <p>三、計算題</p> <p>◎CPU 的匯流排線數可表示：</p> <p>1. 若資料匯流排有 N 條：</p> <p>(1) 表示此部為 _____ 位元電腦。</p> <p>(2) CPU 一次能處理或存取 _____ 位元。</p> <p>2. 若位址匯流排有 M 條：</p> <p>(1) 此部電腦可定址的最大記憶空間為 _____ Bytes。</p> <p>(2) 此部電腦的主體容量最大為 _____ Bytes。</p>		